

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-297211  
 (43)Date of publication of application : 29.10.1999

(51)Int.CI.

H01J 11/02  
 G09G 3/28

(21)Application number : 10-103171  
 (22)Date of filing : 14.04.1998

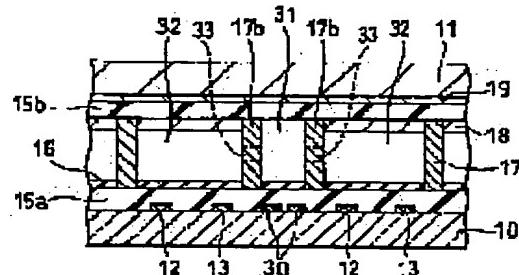
(71)Applicant : NEC CORP  
 (72)Inventor : MAKINO MITSUYOSHI

## (54) AC DISCHARGE TYPE PLASMA DISPLAY PANEL AND ITS DRIVING METHOD

### (57)Abstract:

**PROBLEM TO BE SOLVED:** To provide an AC discharge type plasma display panel and its manufacturing method that can reduce luminance by pre-discharge, can dispense with the timing adjustment of the pre-charge, and has a remarkably high degree of freedom of driving and a high contrast ratio.

**SOLUTION:** A transparent glass front board 10 and a back board 11 are arranged opposite to each other by separating them by a predetermined gap, and the inside of the gap is filled with a discharge gas and divided into multiple display cells 32 and multiple pre-discharge cells 31. Then, image display is carried out by generating the writing of display data and maintenance discharge in the display cells 32 by the pre-discharge effect from the pre-discharge cells 31. Display cell electrodes 12, 13, 19 control the discharge of the display cells 32. On the other hand, pre-discharge electrode couples 30 to generate discharge in the pre-discharge cells 31 are formed independently from the display cell electrodes and are driven and controlled independently from the display cells. The pre-discharge cells 31 are also independent from the display cells in terms of structure, driving and control and execute pre-discharge by sine-wave driving having a low driving frequency.



### LEGAL STATUS

[Date of request for examination] 14.04.1998

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 3259681

[Date of registration] 14.12.2001

[Number of appeal against examiner's decision of rejection]

**THIS PAGE BLANK (USPTO)**

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平11-297211

(43)公開日 平成11年(1999)10月29日

(51)Int.Cl.

H 01 J 11/02  
G 09 G 3/28

識別記号

F I

H 01 J 11/02  
G 09 G 3/28

B  
B  
H

審査請求 有 請求項の数16 O L (全 11 頁)

(21)出願番号

特願平10-103171

(22)出願日

平成10年(1998)4月14日

(71)出願人 000004237

日本電気株式会社

東京都港区芝五丁目7番1号

(72)発明者 牧野 充芳

東京都港区芝五丁目7番1号 日本電気株式会社内

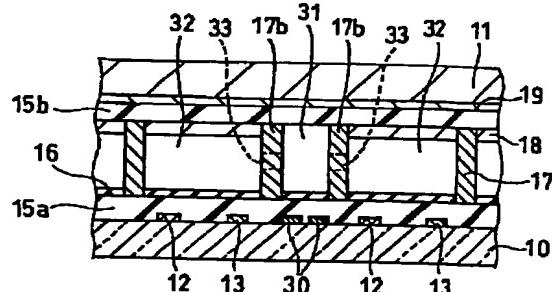
(74)代理人 弁理士 藤巻 正憲

(54)【発明の名称】交流放電型プラズマディスプレイパネル及びその駆動方法

(57)【要約】

【課題】予備放電による輝度を低減することができると共に、予備放電のタイミングを合わせる必要がなく、駆動の自由度が著しく高く、コントラスト比が高い交流放電型プラズマディスプレイパネル及びその製造方法を提供する。

【解決手段】透明なガラス前面基板10と背面基板11とを所定の空隙を隔てて対向配置し、前記空隙内に放電ガスを封入して複数の表示セル32と複数の予備放電セル31に分割する。そして、予備放電セル31からの予備放電効果によって、表示セル32に表示データの書き込み及び維持放電を発生させて映像表示を行う。表示セル電極12, 13, 19は表示セル32の放電を制御する。一方、予備放電セル31に放電を発生させる予備放電電極対30は表示セル電極に独立に設けられ、表示セルに対して独立に駆動制御される。この予備放電セルは、表示セルに対し、構造上及び駆動制御上も独立しており、駆動周波数が低い正弦波駆動によって予備放電を行う。



【特許請求の範囲】

【請求項1】 少なくとも一方が透明な2枚の基板を、所定の空隙を隔てて対向配置し、前記空隙内に放電ガスを封入し、前記空隙を、複数の表示セルと複数の予備放電セルに分割し、前記予備放電セルからの予備放電効果によって、前記表示セルに表示データの書き込み及び維持放電を発生させて映像表示を行う交流放電型プラズマディスプレイパネルにおいて、  
前記表示セルの放電を制御する表示セル電極と、  
この表示セル電極に独立に設けられ前記表示セルに独立に駆動制御されて前記予備放電セルに放電を発生させる少なくとも2種類の予備放電電極とを有することを特徴とする交流放電型プラズマディスプレイパネル。

【請求項2】 前記予備放電セルが、表示セルの1行又は2行に予備放電セルが1行の割合で、表示面の行方向に並んでいることを特徴とする請求項1に記載の交流放電型プラズマディスプレイパネル。

【請求項3】 前記予備放電セルが、表示セルの1列又は2列に予備放電セルが1列の割合で、表示面の列方向に並んでいることを特徴とする請求項1に記載の交流放電型プラズマディスプレイパネル。

【請求項4】 前記予備放電電極が、前記2枚のガラス基板のいずれか一方に、前記予備放電セルの並び方向と平行に形成された2本の電極であり、発生する前記予備放電の形態が面放電であることを特徴とする請求項1乃至3のいずれか1項に記載の交流放電型プラズマディスプレイパネル。

【請求項5】 前記予備放電電極が、前記2枚のガラス基板の一方に、予備放電セルの並び方向と平行に形成された1本の電極と、前記2枚のガラス基板の他方に、予備放電セルの並び方向と平行に形成された他の1本の電極であり、発生する前記予備放電の形態が、放電空間を隔てた対向放電であることを特徴とする請求項1乃至3のいずれか1項に記載の交流放電型プラズマディスプレイパネル。

【請求項6】 前記予備放電セルには、蛍光体を塗布していないことを特徴とする請求項1乃至5のいずれか1項に記載の交流放電型プラズマディスプレイパネル。

【請求項7】 前記予備放電セルの表示面側に、遮光性の層が形成されていることを特徴とする請求項1乃至6のいずれか1項に記載の交流放電型プラズマディスプレイパネル。

【請求項8】 前記遮光性の層が、黒色の電極であることを特徴とする請求項7に記載の交流放電型プラズマディスプレイパネル。

【請求項9】 前記遮光性の層が、黒色の誘電体層であることを特徴とする請求項7に記載の交流放電型プラズマディスプレイパネル。

【請求項10】 請求項1乃至9のいずれか1項に記載の交流放電型プラズマディスプレイパネルの駆動方法に

おいて、前記予備放電セル電極に、前記表示セル電極の駆動とは無関係に、予備放電用の駆動パルスを印加することにより、前記予備放電セル内に放電を発生させることを特徴とする交流放電型プラズマディスプレイパネルの駆動方法。

【請求項11】 前記予備放電セルに放電を発生させる予備放電用の駆動パルスが、パルス周波数50kHz以下の正弦波パルスであることを特徴とする請求項10に記載の交流放電型プラズマディスプレイパネルの駆動方法。

【請求項12】 少なくとも一方が透明な2枚のガラス基板を、所定の空隙を隔てて対向配置し、前記空隙内に放電ガスを封入し、前記空隙を複数の表示セルに分割し、前記表示セルに予備放電、書き込み放電及び維持放電を発生させて映像表示を行う交流放電型プラズマディスプレイパネルの駆動方法において、前記予備放電を発生させる予備放電用の駆動パルスが、パルス周波数50kHz以下の正弦波パルスであることを特徴とする交流放電型プラズマディスプレイパネルの駆動方法。

【請求項13】 書き込み放電及び維持放電からなる映像表示フィールドと、予備放電によって構成される予備放電フィールドとを、交互に繰り返し、かつ走査ライン毎にも交互に繰り返すことを特徴とする請求項12に記載の交流放電型プラズマディスプレイパネルの駆動方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、大面積化が容易なフラットディスプレイとして、パソコンコンピュータ又はワークステーションの表示出力器及び壁掛けテレビ等に用いられる交流放電型プラズマディスプレイパネル(AC-PDP)及びその駆動方法に関する。

【0002】

【従来の技術】 PDPには構造上の分類により、電極が放電ガスに露出しているDC型と、電極が誘電体に覆われているため、放電ガスへは直接露出していないAC型とがある。更に、AC型には、上記誘電体の電荷蓄積作用によるメモリ機能を利用するメモリ動作型と、これを利用しないリフレッシュ動作型とがある。

【0003】 図9は一般的なAC-PDPの構成の一例を示す断面図である。PDPはガラスよりなる前面基板10と、同じくガラスよりなる背面基板11とに挟まれた空間内に以下の構造が形成されている。即ち、前面基板10上には、所定の間隔を隔てて、紙面に垂直の方向に延伸した複数の走査電極12と複数の共通電極13とが形成されている。走査電極12及び共通電極13は絶縁層15aに覆われており、更に絶縁層15a上には、絶縁層15aを放電から保護するMgO等よりなる保護層16が形成されている。

【0004】 背面基板11上には、走査電極12及び共

通電極 1 3 と直交するように、紙面左右方向に延伸した複数のデータ電極 1 9 が形成されている。データ電極 1 9 は絶縁層 1 5 b に覆われ、絶縁層 1 5 b 上には、放電により発生する紫外線を可視光に変換するために蛍光体 1 8 が塗布されている。この蛍光体 1 8 をセル毎に、例えば光の 3 原色である赤緑青 (RGB) に塗り分ければ、カラー表示の PDP が得られる。図 1 3 にセル毎の蛍光体の塗り分けの一例を示す。但し、R は赤色、G は緑色、B は青色を示す。図 1 3 は行方向に RGB RGB …、列方向には同一発光色の蛍光体を塗布する配列である。

【0005】前面基板 1 0 上の絶縁層 1 5 a と背面基板 1 1 上の絶縁層 1 5 bとの間には、放電空間 2 0 を確保すると共にセルを区切るための隔壁 1 7 が形成されている。また、放電空間 2 0 内には、He、Ne、Ar、Kr、Xe、N<sub>2</sub>、O<sub>2</sub> 及び CO<sub>2</sub> 等を混合したガスが放電ガスとして封入されている。なお、基板 1 0、1 1 は少なくとも一方が透明であればよい。

【0006】図 1 0 は、図 9 に示すカラー PDP における電極構造の平面図である。図 1 0 において、カラー PDP の電極構造は m 本の走査電極 1 2 {S<sub>i</sub> (i = 1, 2, ..., m)} が行方向に形成され、n 本のデータ電極 1 9 {D<sub>j</sub> (j = 1, 2, ..., n)} が列方向に形成され、その交点に 1 セルが形成されている。共通電極 1 3 {C<sub>i</sub> (i = 1, 2, ..., n)} は走査電極 1 2 {S<sub>i</sub>} と対であり、行方向に形成され、両者は相互に平行になっている。

【0007】次に、上述の如く構成された従来の PDP の駆動方法について説明する。図 1 1 は図 1 0 のカラー PDP の各電極に印加する駆動電圧波形を示すタイミングチャート図である。

【0008】先ず、全ての走査電極 1 2 に消去パルス 2 1 を印加し、図 1 1 に示す時間以前に発光していたセルの放電状態を停止させ、全セルを消去状態にする。ここで消去とは、後に説明する壁電荷を減少させ、又は消滅させる動作を意味する。

【0009】次に、共通電極 1 3 に予備放電パルス 2 2 を印加して、全てのセルを強制的に放電発光させ、更に走査電極 1 2 に予備放電消去パルス 2 3 を印加し、全セルの予備放電を消去する。この予備放電により、後の書き込み放電が容易になる。

【0010】予備放電消去後、走査電極 S 1 ~ S m に夫々タイミングをずらして走査パルス 2 4 を印加し、走査パルス 2 4 を印加したタイミングに合わせてデータ電極 1 9 (D 1 ~ D n) に、表示データに応じてデータパルス 2 7 を印加する。データパルス 2 7 の斜線は、表示データの有無に従い、データパルス 2 7 の有無が決定していることを示す。走査パルス 2 4 の印加時に、データパルス 2 7 が印加されたセルでは、走査電極 1 2 とデータ電極 1 9 との間の放電空間 2 0 内で、書き込み放電が

発生するが、走査パルス 2 4 の印加時に、データパルス 2 7 が印加されないと書き込み放電は生じない。

【0011】書き込み放電が生じたセルでは、走査電極 1 2 上の絶縁層 1 5 a に壁電荷と呼ばれる正電荷が蓄積する。このときデータ電極 1 9 上の誘電体層 1 5 b には負の壁電荷が蓄積される。走査電極 1 2 上の絶縁体層 1 5 a に形成された正の壁電荷による正電位と、負極性であって、共通電極 1 3 に印加する第 1 番目の維持パルス 2 5 の重畳により第 1 回目の維持放電が発生する。第 1 回目の維持放電が生ずると共通電極 1 3 上の絶縁層 1 5 a に正の壁電荷が、また走査電極 1 2 上の絶縁層 1 5 a に負の壁電荷が蓄積される。この壁電荷による電位差に、走査電極 1 2 に印加する 2 番目の維持パルス 2 6 が重畳され、第 2 回目の維持放電が生ずる。このように、n 回目の維持放電により形成される壁電荷による電位差と、n + 1 回目の維持パルスが重畳されて維持放電が持続する。維持放電の持続回数により輝度が制御される。

【0012】維持パルス 2 5 及び維持パルス 2 6 の電圧を、このパルス電圧単独では放電が発生しない程度に予め調整しておくと、書き込み放電が発生しなかったセルには、1 番目の維持パルス 2 5 の印加前には、壁電荷による電位が無いため、第 1 番目の維持パルス 2 5 を印加しても第 1 回目の維持放電は発生せず、従って、それ以降の維持放電も発生しない。通常、維持パルス 2 5 及び維持パルス 2 6 の印加周波数は、夫々 1 0 0 kHz 程度であり、パルス形状は矩形パルスである。

【0013】以上説明してきた図 1 1 の駆動電圧波形において、消去パルス 2 1、予備放電パルス 2 2 及び予備放電消去パルス 2 3 を印加する期間を予備放電期間、走査パルス 2 4 及びデータパルス 2 7 を印加する期間を走査期間、維持パルス 2 5、2 6 を印加する期間を維持期間という。予備放電期間、走査期間及び維持期間を合わせてサブフィールドという。

【0014】次に、図 1 2 を参照して従来の PDP における階調表示方法について説明する。1 画面を表示するための期間 (例えば、1 / 60 秒) である 1 フィールドを、複数のサブフィールド (例えば、4 サブフィールド) に分割する。各サブフィールドは図 1 1 に示す構成であり、他のサブフィールドとは独立に表示の ON/OFF が可能である。また、各サブフィールドは、維持期間の長さ、即ち維持パルスの個数が異なり、従って、輝度も異なる。図 1 2 に示すような 4 サブフィールド分割において、維持期間の長さの比、又は維持パルスの個数の比、又は輝度の比が 1 : 2 : 4 : 8 になるように、各サブフィールドを調整しておくと、サブフィールドの表示 ON/OFF の組み合わせによって、全サブフィールド非選択の場合の輝度比 0 から、全サブフィールド選択の場合の輝度比 15 までの 16 段階の輝度表示が可能となる。

【0015】1 フィールドを n 個のサブフィールドに分

割し、サブフィールド毎の維持期間の長さの比、又は維持パルスの個数の比、又は輝度の比を、 $1 (= 20) : 2 (= 21) : \dots : 2n - 2 : 2n - 1$  に設定すると、 $2n$  階調表示が可能となる。

#### 【0016】

【発明が解決しようとする課題】しかしながら、上述した従来の A.C-PDP の駆動方法を用いて映像表示を行った場合、暗所での映像のコントラストは予備放電動作による輝度によって大きく障害を受ける。なぜなら、最も暗い発光状態である全サブフィールド非選択の場合のように輝度比が 0 であっても、各サブフィールドにおいて予備放電動作による発光があり、完全な「黒」の表示ではないからである。従来の駆動方法では「黒」の実測輝度値が約  $5 \text{ cd/m}^2$ 、「白」の実測輝度値が約  $150 \text{ cd/m}^2$  であり、コントラスト比は  $30 : 1$  程度である。

【0017】このように、上述した従来の交流放電型カラーラズマディスプレイパネルでは、予備放電及び予備放電消去によって発生する輝度が高いために、コントラスト比が低いという問題があった。

【0018】これに対して、特開平 8-221036 号公報には、予備放電動作を一部のサブフィールドだけで行うか、又は一部のセルだけで行うことにより、コントラスト比を向上させる技術が開示されている。しかし、この従来技術においては、予備放電を制御するために余分な信号処理が必要であり、装置が複雑になる。

【0019】また、DC-PDP で利用されている予備放電セルを、AC-PDP に導入し、更にこの予備放電セルを遮光することによってコントラスト比を改善する方法もある。この予備放電セルとは、映像表示を行うセルとは独立し、予備放電だけを行うセルである。

【0020】しかし、従来の予備放電セルでは、単純に、予備放電を行う場所と、表示用の放電を行う場所を変えただけであり、予備放電動作はサブフィールドの構成要素の 1 つであって、場所が独立になってしまっても、駆動上から見れば表示放電から独立していない。即ち、予備放電は他の駆動動作、例えば書き込み放電及び維持放電と同期させなければならない。これは予備放電を必要最小回数とするためである。従って、この従来技術においては、駆動波形の調整に際し、予備放電セル無しのパネル構造の場合と同様に、予備放電、書き込み放電及び維持放電は相互にタイミングを合わせる必要があるという制約がある。

【0021】本発明はかかる問題点に鑑みてなされたものであって、予備放電による輝度を低減することができると共に、予備放電のタイミングを合わせる必要がなく、駆動の自由度が著しく高く、コントラスト比が高い交流放電型ラズマディスプレイパネル及びその製造方法を提供することを目的とする。

#### 【0022】

【課題を解決するための手段】本発明に係る交流放電型ラズマディスプレイパネルは、少なくとも一方が透明な 2 枚の基板を、所定の空隙を隔てて対向配置し、前記空隙内に放電ガスを封入し、前記空隙を、複数の表示セルと複数の予備放電セルに分割し、前記予備放電セルからの予備放電効果によって、前記表示セルに表示データの書き込み及び維持放電を発生させて映像表示を行う交流放電型ラズマディスプレイパネルにおいて、前記表示セルの放電を制御する表示セル電極と、この表示セル電極に独立に設けられ前記表示セルに独立に駆動制御されて前記予備放電セルに放電を発生させる少なくとも 2 種類の予備放電電極とを有することを特徴とする。

【0023】前記複数の予備放電セルは、表示面の行方向に並び、かつ表示セルの 1 行又は 2 行に、予備放電セルが 1 行の割合で備えられているか、又は、前記複数の予備放電セルが、表示面の列方向に並び、かつ表示セルの 1 列又は 2 列に、予備放電セルが 1 列の割合で備えられているように構成することができる。

【0024】また、前記予備放電セルに放電を発生させる電極が、前記 2 枚のガラス基板のいずれか一方に、予備放電セルの並び方向と平行に形成された 2 本の電極であり、発生する前記放電の形態を面放電とすることができる。又は、前記予備放電セルに放電を発生させる電極が、前記 2 枚のガラス基板の一方に、予備放電セルの並び方向と平行に形成された 1 本の電極と、前記 2 枚のガラス基板の他方に、予備放電セルの並び方向と平行に形成された他の 1 本の電極であり、発生する前記放電の形態を、放電空間を隔てた対向放電とすることができる。

【0025】更に、前記予備放電セルの表示面側に、遮光性の層を形成することができ、前記遮光性の層は、黒色の電極又は黒色の誘電体層とすることができる。

【0026】更にまた、前記予備放電セルに具備された前記電極に、前記表示セルの駆動とは無関係に、低周波の正弦波パルスを印加することで、前記予備放電セル内に放電を発生させることができる。また、この正弦波パルスを、パルス周波数  $50 \text{ kHz}$  以下とすることができる。

【0027】本発明においては、前記予備放電セルに放電を発生させる少なくとも 2 種類の予備放電電極が、前記表示セルの放電を制御する表示セル電極とは独立に設けられ、独立に駆動制御されている。これにより、予備放電の効果を従来よりも低輝度となる低周波正弦波駆動によって得ることができ、表示のコントラスト比が向上する。

#### 【0028】

【発明の実施の形態】以下、本発明の実施例について添付の図面を参照して具体的に説明する。図 1 は本発明の第 1 の実施例における PDP の駆動周波数と発光輝度の関係を示す特性図である。この駆動周波数は、走査電極と共に通電極との電位差変化を正弦波にした場合のもの

であり、発光輝度はそのときの面平均の発光輝度である。発光輝度の変化は、ほぼ周波数に比例するが、低い周波数領域での比例係数は、高い周波数領域での比例係数よりも小さい。

【0029】図1において、高周波領域は50kHz以上、低周波領域は20kHz以下である。この特性を利用し、表示用のセルとは独立に設けた予備放電セルにおいて、低周波正弦波駆動による予備放電を、表示駆動とは独立した駆動制御で常時発生させ、これを表示用セルの予備放電として利用する。

【0030】表示用の放電は、図1における50kHz以上の高周波駆動の領域にあり、予備放電を50kHz以下の駆動周波数、望ましくは20kHz以下の駆動周波数で行えば、図1に示した駆動周波数50kHz付近の輝度特性の段差によって、周波数比よりも大きい輝度比が得られ、コントラスト比の向上に効果がある。この予備放電は、その輝度が小さいために、従来のように書き込み動作前に一回だけ行うというような制約はなくなり、極端に言えば、書き込み前に数十回行われても問題ない。よって、書き込み・維持などの表示駆動は、予備放電のタイミングを考慮することなく、自由に調整することができる。

【0031】図2は本発明の第2の実施例におけるPDPのセル配列を示す平面図である。図2はRGBRGB...と並んだ2行の表示セル行の間に、予備放電セルを形成している。この予備放電セルの中で、表示セルの駆動とは無関係に、低周波正弦波を常時印加して放電を発生させ、隣接する表示セルへの予備放電効果の源とする。図2に示した範囲を含むセル配列は、交互配列（表示セル行—予備放電セル行—表示セル行—予備放電セル行…）であっても、二行おき配列（表示セル行—表示セル行—予備放電セル行—表示セル行—表示セル行—予備放電セル行…）であっても、コントラスト向上への効果は達成できる。

【0032】次に、図2における予備放電セルと表示セルの面積について説明する。図1の輝度測定は同一セル、即ち同一面積の放電における周波数特性を示したものである。例えば、表示セルと予備放電セルの面積比率を2:1にすると、表示セルと予備放電セルに、同一周波数で放電を発生させても、単純に見積もって3:1のコントラスト比が得られる。但し、暗輝度は予備放電による輝度、明輝度は予備放電による輝度と表示放電による輝度の和とみなす。これに本発明の効果である低周波正弦波駆動による低輝度予備放電を用いるために、予備放電の駆動周波数を低くする。例えば、図1における100kHz駆動の約1000cd/m<sup>2</sup>の表示放電と、1kHz駆動の約1cd/m<sup>2</sup>の予備放電を使い、走査期間等を考慮して表示放電の輝度を1/5に見積もると、2:1の面積比と合わせて401:1のコントラスト比となる（1000×2×1/5+1=401）。更に、製造の複

雑さを伴うが、予備放電セルに蛍光体を塗布しないで、予備放電セルの前面基板側を遮光するという手段を付加すれば、一層のコントラスト比の向上を期待できる。

【0033】図3は本発明の第3の実施例におけるPDPのセル配列を示す平面図である。図3はRGBRGB...と並んだ表示セル列の間に、予備放電セルを形成している。この予備放電セルの中で、表示セルの駆動とは無関係に、低周波正弦波を常時印加して放電を発生させ、隣接する表示セルへの予備放電効果の源とする。予備放電セルの配列は、図3に示した二列おきの配列以外に、交互配列であっても本発明の効果は同様に奏される。

【0034】図4は本発明の第4の実施例におけるPDPの断面構造を示す断面図である。図4において、図9と同一機能を有するものには同一符号を付してその詳細な説明を省略する。前述の本発明の第2実施例の如く、表示セル行と予備放電セル行を平行に配置する構造として、予備放電用の予備放電電極対30を、表示用の共通電極13及び走査電極12とは別に、両者と同じ前面基板10上に、かつ両者と平行に設置する。従って、予備放電は、同一面上の電極によって生じる面放電である。また、予備放電セル31と表示放電セル32とは隔壁17によって隔てられている。この隔壁17は、共通電極13、走査電極12及び予備放電電極対30と平行であって行方向に延びるが、列方向の隔壁があっても発明の効果に何らの相違もない。むしろ、列方向の隔壁の設置により、予備放電セルの開口率が下がり、コントラスト比の向上に好影響を及ぼす。予備放電セルと表示セルとを隔てる隔壁17bには、予備放電効果の原因である準安定準位原子等の通過用の穴33を形成する。また、図4においては、予備放電セルに蛍光体を塗布していないが、塗布してあったとしても、それによる輝度は低いので、本発明の効果を達成することはできる。

【0035】また、予備放電電極対を、背面基板側の絶縁層内であって、データ電極よりも放電空間に近い側に、共通電極及び走査電極と平行に設置しても発明の効果は同様である。

【0036】図5は本発明の第5の実施例におけるPDPの断面構造を示す断面図である。本発明の第2実施例の如く、表示セル行と予備放電セル行を平行に配置する他の構造として、予備放電用の予備放電電極対30を、表示用の共通放電電極13及び走査電極12とは別に、両者と平行に、しかし予備放電空間31を隔てて別々の基板10、11上に設置する。この場合の予備放電は、予備放電セル内で、予備放電空間31を隔てて対向する電極間に生ずる対向放電である。隔壁及び蛍光体の影響については、第4の実施例と同様である。本第5実施例においては、第4の実施例に比して、前面基板側の電極を一本減らすことができるので、予備放電セルの幅を狭くし、コントラスト比をより一層向上させることができ

る。

【0037】図6は本発明の第6の実施例におけるPDPの断面構造を示す断面図である。図6は、図4、5、9とは直交する方向の断面図である。本発明の第3実施例の如く、表示セル列と予備放電セル列を平行に配置する構造として、予備放電用の予備放電電極対30を、表示用のデータ電極19とは別に、同じ背面基板11上に、データ電極19と平行に設置する。予備放電は面放電である。隔壁及び蛍光体の影響については、本発明の第4実施例の説明における行と列を読み替えた場合と同様である。

【0038】また予備放電電極対を、前面基板側の絶縁層内であって、共通電極及び走査電極よりも放電空間に近い側に、データ電極に平行に設置しても発明の効果は同様である。

【0039】図7は本発明の第7の実施例におけるPDPの断面構造を示す断面図である。図7は、図4、5、9とは直交する方向の断面図である。本発明の第3実施例の如く、表示セル列と予備放電セル列を平行に配置する他の構造として、予備放電用の予備放電電極対30を、表示用のデータ電極19と平行に、予備放電空間31を隔てて別々の基板上に設置する。予備放電は対向放電である。

【0040】上述の本発明の第4乃至第7の実施例において、予備放電電極対は透明電極である必要はない。黒色の電極を用いれば、内部光の遮光性の向上、外部光の反射率の低下によりコントラスト比向上が達成できる。

【0041】次に、図8の波形図を参照して、本発明の第8の実施例について説明する。この図8は、PDPの各電極に印加する駆動電圧波形の一例を示す。第2乃至第7の実施例に示したような予備放電セルを備えたACPDPにおいて、予備放電電極対P1及びP2に、互いに逆極性の正弦波を、他の共通電極、走査電極、データ電極へのパルス印加と無関係に常時印加しておく。表示セルは、予備放電の効果を、隣接する予備放電セルから供給されるため、従来必要であった予備放電用の制御パルスが不要となる。従って、サブフィールドの駆動動作は、維持消去→書き込み→維持となり、予備放電の動作が省略されて従来より短縮できる。これにより余った時間は、走査期間又は維持期間に振り分けることができる。

【0042】予備放電電極対に印加する駆動波形は、図8に示した、互いに逆極性の正弦波に限らず、一方を固定電位にし、他方の電極にのみ正弦波を印加するか、又は2つの電極にそれぞれ波高値の異なる正弦波を印加する等のように、第1実施例で説明したような低輝度の放電モードを誘起する如何なる駆動波形であっても発明の効果を達成できる。

【0043】予備放電セルは、表示セルの駆動とは全く独立の予備放電電極対によって駆動されるため、表示セ

ルの駆動と厳密に同期をとる必要はない。この効果により表示セルの駆動波形は、予備放電に考慮すること無く自由に設定することができる。

【0044】次に、予備放電の発生周波数について説明する。従来駆動では、例えば1フィールドが $1/60$ 秒、これを8サブフィールドに分割し、それぞれのサブフィールドで、予備放電パルスによる発光と予備放電消去パルスによる2回の発光があるので、放電の周波数は $60 \times 8 \times 2 = 960\text{Hz}$ であった。本発明の第2の実施例として使用した駆動周波数1kHzの正弦波駆動の場合、放電の周波数は倍の2kHzである。つまり、本発明によれば、予備放電の輝度が低下し、コントラスト比が向上するのみならず、予備放電の周波数は逆に高くなり、単位時間当たりの予備放電の回数が増えるので、予備放電の効果はむしろ強くなる。従来と同程度の予備放電周波数に設定すれば、一層のコントラスト比向上が達成できる。

【0045】次に、図14を参照して本発明の第9の実施例について説明する。この図14は、表示セルの偶数行と奇数行のフィールドの繰り返し構成を示す。本実施例では、予備放電セルがない従来のPDP構造において、フィールド毎かつ走査ライン毎に映像表示フィールドと予備放電フィールドを繰り返す。映像表示フィールドでは、従来通りのサブフィールド分割による映像表示を行い、予備放電フィールドでは、表示データとは無関係に低周波正弦波パルスによる予備放電を行う。この予備放電は隣接する走査ラインに対する予備放電効果を有するものであり、偶数行の予備放電フィールドは奇数行の映像表示フィールドへの予備放電効果をもたらし、奇数行の予備放電フィールドは偶数行の映像表示フィールドへの予備放電効果をもたらす。本実施例では、表示セルが1フィールドおきに予備放電セルの働きをするため、パネル構造としての予備放電セルは必要ない。

#### 【0046】

【発明の効果】以上説明したように本発明によれば、予備放電の効果を、表示セルと独立に設けられ独立に駆動制御される予備放電セルにおいて、従来よりも低輝度となる低周波正弦波駆動によって得ることができ、表示のコントラスト比が向上する。

#### 【図面の簡単な説明】

【図1】本発明の第1の実施例における駆動周波数と発光輝度の関係の一例を示す図である。

【図2】本発明の第2の実施例におけるセル配列の一例を示す模式図である。

【図3】本発明の第3の実施例におけるセル配列の一例を示す模式図である。

【図4】本発明の第4の実施例におけるPDPの断面構造を示す図である。

【図5】本発明の第5の実施例におけるPDPの断面構造を示す図である。

【図6】本発明の第6の実施例におけるPDPの断面構造を示す図である。

【図7】本発明の第7の実施例におけるPDPの断面構造を示す図である。

【図8】本発明の第8の実施例における各電極に印加する駆動電圧波形の一例を示す波形図である。

【図9】従来のPDPの断面を示す構造を示す図である。

【図10】図9のPDPの電極配置を模式的に示す平面図である。

【図11】図10のPDPの各電極に印加する駆動電圧波形の一例を示す波形図である。

【図12】従来の階調表示方法を説明するタイミングチャート図である。

【図13】従来のセル配列の一例を示す模式図である。

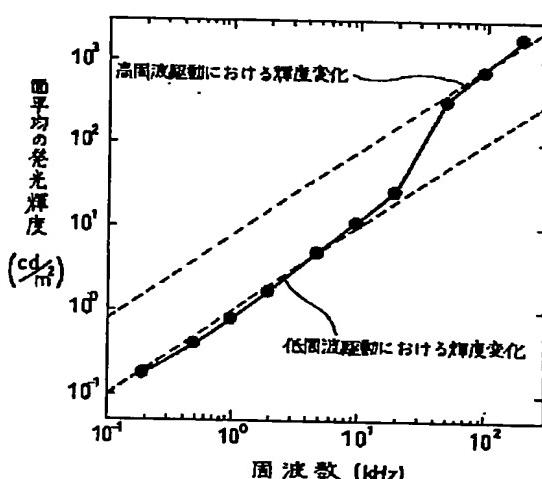
【図14】表示セルの偶数行と奇数行のフィールドの繰り返し構成を示すタイミングチャート図である。

#### 【符号の説明】

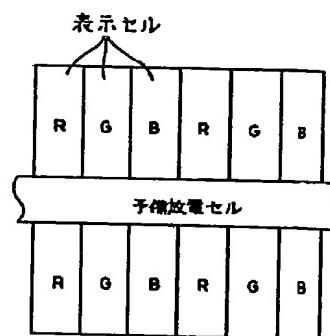
10：前面基板

- 11：背面基板
- 12：走査電極
- 13：共通電極
- 15a, 15b：絶縁層
- 16：保護層
- 17：隔壁
- 18：蛍光体
- 19：データ電極
- 20：放電空間
- 21：消去パルス
- 22：予備放電パルス
- 23：予備放電消去パルス
- 24：走査パルス
- 25, 26：維持パルス
- 27：データパルス
- 30：予備放電電極対
- 31：予備放電セル
- 32：表示セル

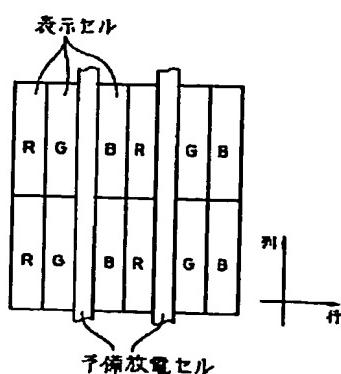
【図1】



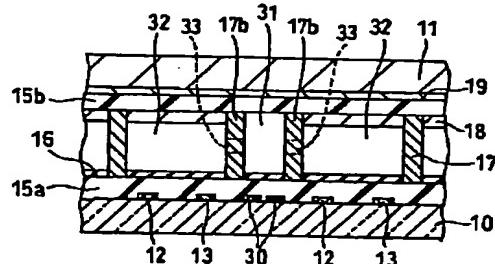
【図2】



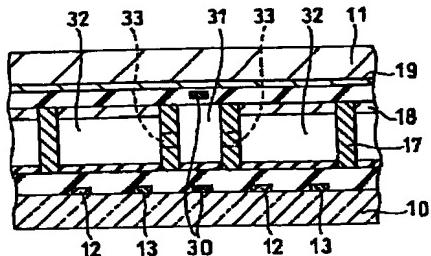
【図3】



【図4】

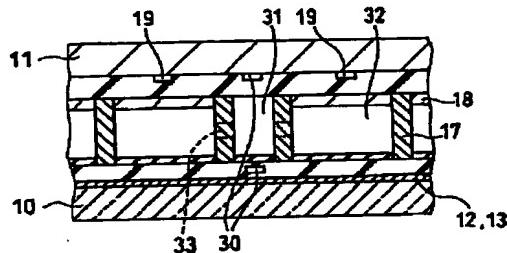


【図5】



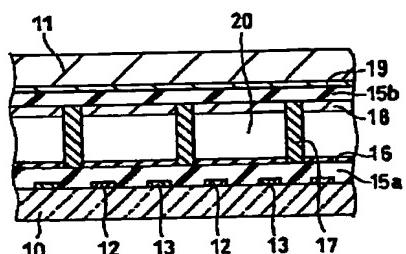
12 : 先進電極  
13 : 共進電極  
17 : 隔壁  
31 : 子発放電極対  
33 : 穴  
16 : 放光体  
19 : データ電極  
30 : 予備放電極対  
32 : 表示セル

【図7】



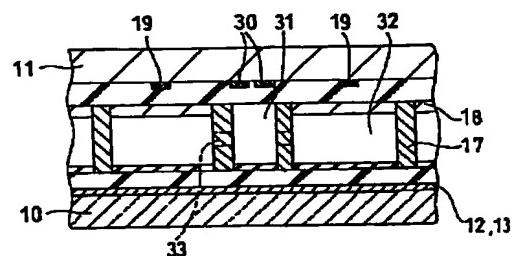
12,13 : 先進電極および共進電極  
17 : 隔壁  
18 : 放光体  
19 : データ電極  
30 : 予備放電極対  
31 : 子発放電極セル

【図9】

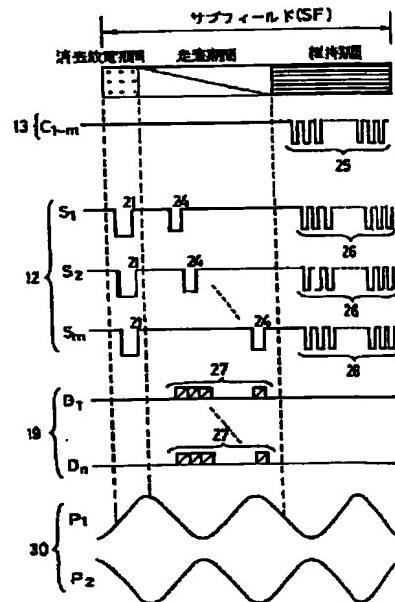


10 : 背面基板  
11 : 背面基板  
12 : 先進電極  
13 : 共進電極  
15a, 15b : 電極構造  
16 : 保護膜  
17 : 隔壁  
18 : 放光体  
19 : データ電極  
20 : 信号生成部

【図6】

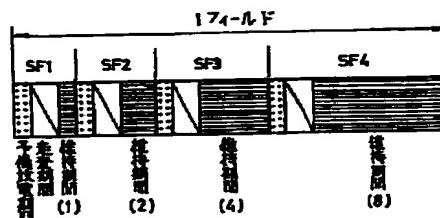


【図8】

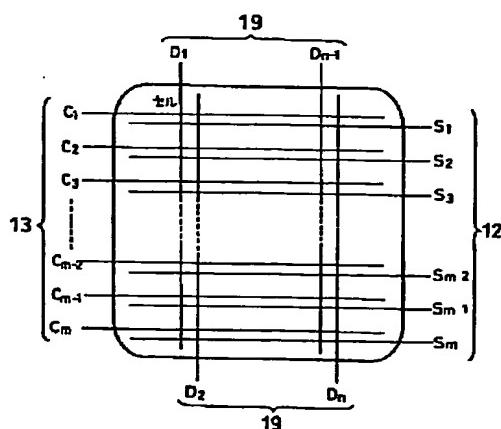


12 : 先進電極  
13 : 共進電極  
19 : データ電極  
21 : 高速パルス  
24 : 隔壁パルス  
25,26 : 横掃パルス  
27 : データパルス  
30 : 予備放電極対

【図12】



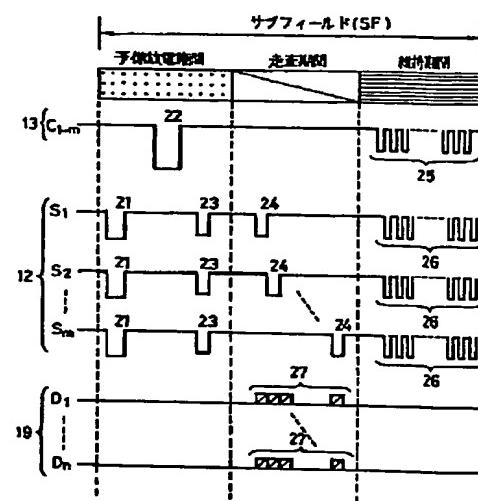
【図 1 0】



12 : 先塗電極  
13 : 共通電極  
19 : ディスプレイ電極

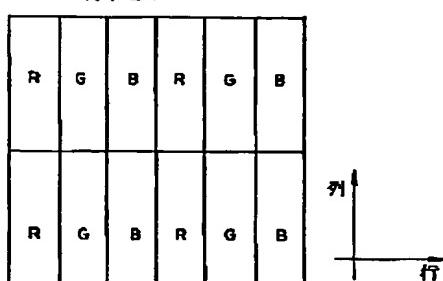
【図 1 3】

【図 1 1】

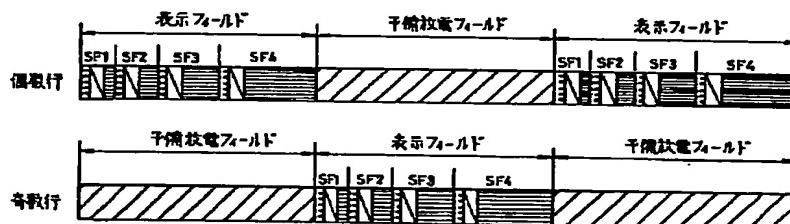


12 : 先塗電極 22 : 子領域放電パルス  
13 : 共通電極 23 : 子領域放電消去パルス  
19 : データ電極 24 : 運走パルス  
21 : 消えパルス 25~26 : 構持パルス列  
27 : データパルス

表示セル



【図 1 4】



【手続補正書】

【提出日】平成11年6月14日

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正内容】

【特許請求の範囲】

【請求項1】 少なくとも一方が透明な2枚の基板を、所定の空隙を隔てて対向配置し、前記空隙内に放電ガスを封入し、前記空隙を、複数の表示セルと複数の予備放電セルに分割し、前記予備放電セルからの予備放電効果によって、前記表示セルに表示データの書き込み及び維持放電を発生させて映像表示を行うことを特徴とする交流放電型プラズマディスプレイパネル。

【請求項2】 前記予備放電セルが、表示セルの1行又は2行に予備放電セルが1行の割合で、表示面の行方向に並んでいることを特徴とする請求項1に記載の交流放電型プラズマディスプレイパネル。

【請求項3】 前記予備放電セルが、表示セルの1列又は2列に予備放電セルが1列の割合で、表示面の列方向に並んでいることを特徴とする請求項1に記載の交流放電型プラズマディスプレイパネル。

【請求項4】 前記表示セルの放電を制御する表示セル電極と、この表示セル電極に独立に設けられ前記表示セルに独立に駆動制御されて前記予備放電セルに放電を発生させる少なくとも2種類の予備放電電極とを有することを特徴とする請求項1乃至3のいずれか1項に記載の交流放電型プラズマディスプレイパネル。

【請求項5】 前記予備放電電極が、前記2枚のガラス基板のいずれか一方に、前記予備放電セルの並び方向と平行に形成された2本の電極であり、発生する前記予備放電の形態が面放電であることを特徴とする請求項1乃至3のいずれか1項に記載の交流放電型プラズマディスプレイパネル。

【請求項6】 前記予備放電電極が、前記2枚のガラス基板の一方に、予備放電セルの並び方向と平行に形成された第1の電極と、前記2枚のガラス基板の他方に、予備放電セルの並び方向と平行に形成された第2の電極であり、発生する前記予備放電の形態が、放電空間を隔てた対向放電であることを特徴とする請求項5に記載の交流放電型プラズマディスプレイパネル。

【請求項7】 前記予備放電セルには、蛍光体を塗布していないことを特徴とする請求項1乃至6のいずれか1項に記載の交流放電型プラズマディスプレイパネル。

【請求項8】 前記予備放電セルの表示面側に、遮光性の層が形成されていることを特徴とする請求項1乃至7のいずれか1項に記載の交流放電型プラズマディスプレイパネル。

【請求項9】 前記遮光性の層が、黒色の電極であるこ

とを特徴とする請求項8に記載の交流放電型プラズマディスプレイパネル。

【請求項10】 前記遮光性の層が、黒色の誘電体層であることを特徴とする請求項8に記載の交流放電型プラズマディスプレイパネル。

【請求項11】 請求項1乃至10のいずれか1項に記載の交流放電型プラズマディスプレイパネルの駆動方法において、前記予備放電セル電極に、前記表示セル電極の駆動とは無関係に、予備放電用の駆動パルスを印加することにより、前記予備放電セル内に放電を発生させることを特徴とする交流放電型プラズマディスプレイパネルの駆動方法。

【請求項12】 少なくとも一方が透明な2枚の基板を、所定の空隙を隔てて対向配置し、前記空隙内に放電ガスを封入し、前記空隙を、複数の表示セルと複数の予備放電セルに分割し、前記予備放電セルからの予備放電効果によって、前記表示セルに表示データの書き込み及び維持放電を発生させて映像表示を行うことを特徴とする交流放電型プラズマディスプレイパネルの駆動方法。

【請求項13】 前記表示セルの放電を制御する表示セル電極と、この表示セル電極に独立に設けられた前記予備放電セルに放電を発生させる予備放電電極とが各々独立して駆動制御され、前記予備放電セルに放電を発生させることを特徴とする請求項12に記載の交流放電型プラズマディスプレイパネルの駆動方法。

【請求項14】 前記予備放電セルに放電を発生させる予備放電用の駆動パルスが、パルス周波数50kHz以下の正弦波パルスであることを特徴とする請求項11乃至13のいずれか1項に記載の交流放電型プラズマディスプレイパネルの駆動方法。

【請求項15】 少なくとも一方が透明な2枚のガラス基板を、所定の空隙を隔てて対向配置し、前記空隙内に放電ガスを封入し、前記空隙を複数の表示セルに分割し、前記表示セルに予備放電、書き込み放電及び維持放電を発生させて映像表示を行う交流放電型プラズマディスプレイパネルの駆動方法において、前記予備放電を発生させる予備放電用の駆動パルスが、パルス周波数50kHz以下の正弦波パルスであることを特徴とする交流放電型プラズマディスプレイパネルの駆動方法。

【請求項16】 書き込み放電及び維持放電からなる映像表示フィールドと、予備放電によって構成される予備放電フィールドとを、交互に繰り返し、且つ走査ライン毎にも交互に繰り返すことを特徴とする請求項15に記載の交流放電型プラズマディスプレイパネルの駆動方法。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0022

【補正方法】変更

**【補正内容】**

**【0022】**

**【課題を解決するための手段】**本発明に係る交流放電型  
プラズマディスプレイパネルは、少なくとも一方が透明  
な2枚の基板を、所定の空隙を隔てて対向配置し、前記  
空隙内に放電ガスを封入し、前記空隙を、複数の表示セル  
と複数の予備放電セルに分割し、前記予備放電セルか  
らの予備放電効果によって、前記表示セルに表示データ  
の書き込み及び維持放電を発生させて映像表示を行うこ  
とを特徴とする。この場合に、更に、前記表示セルの放  
電を制御する表示セル電極と、この表示セル電極に独立  
に設けられ前記表示セルに独立に駆動制御されて前記予  
備放電セルに放電を発生させる少なくとも2種類の予備  
放電電極とを有することができる。

**【手続補正3】**

**【補正対象書類名】**明細書

**【補正対象項目名】**0024

**【補正方法】**変更

**【補正内容】**

**【0024】**また、前記予備放電セルに放電を発生させ  
る電極が、前記2枚のガラス基板のいずれか一方に、予  
備放電セルの並び方向と平行に形成された2本の電極で  
あり、発生する前記放電の形態を面放電とすることができ  
る。又は、前記予備放電電極が、前記2枚のガラス基  
板の一方に、予備放電セルの並び方向と平行に形成され  
た第1の電極と、前記2枚のガラス基板の他方に、予備  
放電セルの並び方向と平行に形成された第2の電極であ  
り、発生する前記放電の形態を、放電空間を隔てた対向  
放電とすることができる。

**THIS PAGE BLANK (USPTO)**